

عنوان مقاله:

بهینه یابی امپدانس محدود کننده های جریان خطا در رابطه با جریان هجومی ترانسفورماتورهای قدرت

محل انتشار:

کنفرانس بین المللی مهندسی برق (سال: 1395)

تعداد صفحات اصل مقاله: 11

نویسندگان:

مجید محمودی کهنی - دانشجوی کارشناسی ارشد دانشگاه آزاد اسلامی واحد بافق

سید محمود مدرسی - هیات علمی گروه برق قدرت، دانشگاه آزاد اسلامی واحد تهران جنوب، تهران، ایران

خلاصه مقاله:

محدود کننده های جریان خطا معمولا به منظور کاهش جریان خطا به سیستم های قدرت متصل می شوند. در این مقاله از محدود کننده جریان خطای ابررسانا (SFCL) به عنوان محدود کننده جریان هجومی ترانسفورماتور استفاده شده است. بدین منظور در ابتدا کاربرد SFCL نشان داده شده و در ادامه روشی به منظور بهینه کردن مقدار مقاومت و همچنین مقدار اندوکتانس SFCL ارائه شده است. نتایج شبیه سازی طرح پیشنهادی با استفاده از نرم افزار MATLAB اجرا شده است و به اثبات رسیده است

کلمات کلیدی:

ترانسفورماتور، جریان هجومی ترانسفورماتور، محدودکننده جریان خطا، امپدانس FCL

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/503910>

