

عنوان مقاله:

طراحی و بهینه سازی یک مدار پاور هاروستر با الگوریتم PSO

محل انتشار:

اولین کنفرانس بین المللی دستاوردهای نوین پژوهشی در مهندسی برق و کامپیوتر (سال: 1395)

تعداد صفحات اصل مقاله: 9

نویسندگان:

عاطفه رافتی سخنگو - دانشجو کارشناسی ارشد دانشگاه حکیم سبزواری

مجید بقایی نژاد - عضو هیات علمی گروه مهندسی برق دانشگاه حکیم سبزواری

خلاصه مقاله:

در این تحقیق ما به طراحی و شبیه سازی یک مدار پاور هاروستر می پردازیم و تاثیر پارامترهای آن بر عملکرد این مداربویره زمان نشست مورد بررسی قرار می گیرد. در نهایت با استفاده از الگوریتم تجمع ذرات یا PSO المان های مداریشامل خازن ها و اندازه ی ترانزیستورها بهینه می گردد تا حداقل زمان نشست حاصل شود.

کلمات کلیدی:

پاور هاروستر، الگوریتم، PSO ، زمان نشست

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/497017>

