

عنوان مقاله:

طراحی مدار تصحیح خطای دیجیتال مبدل آنالوگ به دیجیتال سایکلک 14 بیتی با 1.5MDAC بیتی

محل انتشار:

همایش مهندسی برق، مخابرات پزشکی و پژوهشهای نیاز محور با محوریت دستاوردهای نوین در علوم مهندسی (سال: 1394)

تعداد صفحات اصل مقاله: 6

نویسندگان:

پیمان پویا - دانشجوی کارشناسی ارشد، دانشگاه آزاد اسلامی، واحد بوشهر، گروه مهندسی برق و الکترونیک، بوشهر، ایران- ارائه دهنده

حامد امین زاده - دانشگاه پیام نور، گروه مهندسی برق و الکترونیک، تهران، ایران

عبدالرسول قاسمی - دانشگاه آزاد اسلامی، واحد بوشهر، گروه مهندسی برق و الکترونیک، بوشهر، ایران

خلاصه مقاله:

در این مقاله مدار تصحیح خطای دیجیتال یک مبدل آنالوگ به دیجیتال سایکلک 14 بیتی با ساختار 1.5MDAC بیتی در تکنولوژی 180 نانومتر و منبع تغذیه 1.2 ولت طراحی شده است. مدار تصحیح خطای دیجیتال ارائه شده شامل مدار دیکدر خروجی مقایسه کننده های مبدل سایکلک RSD، مالتی چلکسر، شیفت رجیستر متشکل از 28 فلیپ فلاپ D و 14 مدار تمام جمع کننده می باشد. از ساختار ارائه شده با توجه به دقت بالای مبدل سایکلک و همچنین حداقل کردن توان مصرفی می توان در سنسورها و کاربردهای پزشکی استفاده نمود.

کلمات کلیدی:

تصحیح خطای دیجیتال، مبدل آنالوگ به دیجیتال، سایکلک، دیکدر RSD، 1.5MDAC بیتی

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/467504>

