

عنوان مقاله:

طراحی پایدار ساز سیستم قدرت با استفاده از کنترلر فازی

محل انتشار:

کنفرانس ملی بهینه سازی مصرف انرژی در علوم و مهندسی (سال: 1393)

تعداد صفحات اصل مقاله: 12

نویسندگان:

مهیار عباسی - دانشگاه فنی و خوارزمی آموزشگاه فنی حرفه ای ملایر

حمیدرضا سلیمانی - دانشگاه فنی و خوارزمی آموزشگاه فنی حرفه ای ملایر

نیما حیدرزاده - دانشگاه فنی و خوارزمی آموزشگاه فنی حرفه ای ملایر

خلاصه مقاله:

طراحی یک پایدارساز فازی سیستم قدرت FPSS با استفاده از ورودیهای گسسته معرفی و ارایه شده است اساسا پایدارساز فازی سیستم قدرت FPSS تنها از یک سیگنال قابل اندازه گیری دستگاه بهنام سرعت ژنراتور به عنوان ورودی استفاده می کند سیگنال سرعت که گسسته سازی شده منجر به سه ورودی به FPSS میشود یک سیستم قدرت ساده شده با یک ژنراتور مجزا که توان را به باس بینهاست منتقل می کند نشان داده شده و برای تحقیق و بررسی در نظر گرفته شده است سیستم درحالتی که FPSS با استفاده از جعبه ابزار fuzzy logic toolbox اعمال شده در سیمولینک MATLAB شبیه سازی شده است برای fuzzification شش RULE و برای defuzzification دو rule وجود دارد بررسی شبیه سازها عملکرد بهتر FPSS پیشنهادی را در مقایسه با پایدارساز سنتی سیستم قدرت که بصورت بهینه طراحی شده است نشان میدهد

کلمات کلیدی:

طراحی کنترلر ، پایدارساز سیستم قدرت ، منطق فازی ، پایداری

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/300023>

