

عنوان مقاله:

تعیین محل خطا در خطوط انتقال جبران شده

محل انتشار:

نخستین همایش داخلی مهندسی کامپیوتر برق و فناوری اطلاعات (سال: 1392)

تعداد صفحات اصل مقاله: 6

نویسندگان:

پیام دلایان میانداوآب - دانشگاه آزاد اسلامی واحد شبستر

مهرداد طرفدار حق - دانشگاه تبریز

هیرش سیدی - دانشگاه تبریز

خلاصه مقاله:

این مقاله یک الگوریتم جدید مکان یابی دقیق خطا مبتنی بر مدل خط توزیع شده در حوزه زمان برای خط انتقال جبران شده با ادوات FACTS سری ارائه می کند. در الگوریتم پیشنهادی، به منظور تخمین افت ولتاژ در سراسر دستگاه سری در طول دوره خطا، مدل دستگاه سری و شناخت درباره حالت عملکرد دستگاه جبران کننده استفاده نمی شوند، به همین دلیل، روش پیشنهادی می تواند به آسانی برای هر خط جبران شده FACTS سری اعمال شود. نمونه های ولتاژ و جریان در هر دو انتهای خط به طور همزمان گرفته می شود و برای محاسبه محل و مقاومت خطا بکار برده می شوند. الگوریتم پیشنهادی برای مقاومت خطا و زاویه شروع خطا حساس نیست و به هیچ دانشی از امپدانس معادل منبع نیاز ندارد. نتایج به دست آمده از شبیه سازی های رایانه ای در شرایط عملیاتی مختلف دقت بسیار بالا و نیرومندی از الگوریتم را نشان می دهد.

کلمات کلیدی:

الگوریتم مکان یابی خطا، مدل توزیع شده خط در حوزه زمان، خط انتقال جبران شده

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/267652>

