

## عنوان مقاله:

تکنولوژی حافظه های فلش در میان فناوری های نوین

## محل انتشار:

همایش مهندسی کامپیوتر و توسعه پایدار با محوریت شبکه های کامپیوتری، مدلسازی و امنیت سیستم ها (سال: 1392)

تعداد صفحات اصل مقاله: 5

## نویسنده:

روح اله افقی - عضو هیات علمی آموزشکده فنی و حرفه ای سما دانشگاه آزاد اسلامی واحد ساوه، ساوه، ایران

## خلاصه مقاله:

در مقاله علمی حاضر، ابتدا به اصول و مبانی ساخت حافظه های فلش پرداخته می شود. سپس به بررسی نحوه خواندن، نوشتن، پاک کردن اطلاعات روی فلاش و بطور ویژه برای فلش نوع NOR، انواع فن آوری فلش ها، سلول فلش چند سطحی و نیز به مزایا و معایب و کاستیهای این نوع حافظه ها در میان فناوریهای نوین می پردازیم. تکنولوژی نحوه ذخیره سازی اطلاعات در این دسته از حافظه ها و بکارگیری از این تکنولوژی در ساخت سایر انواع حافظه ها از دیگر موارد مطروحه در این مقاله علمی خواهد بود. در ضمن با توجه به اهمیت دو پارامتر سرعت و حجم انتقال اطلاعات در دنیای امروزه، در مقاله حاضر از این دو منظر نیاز حافظه های فلش مورد بررسی قرار خواهند گرفت.

## کلمات کلیدی:

حافظه فلش، سلول چند سطحی، ترانزیستور MOSFET، حافظه پویا، گیت های منطقی

## لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/239000>

