

عنوان مقاله:

طراحی فیلترهای هارمونیک بر اساس تصحیح ضریب قدرت برای مبدل های HVDC

محل انتشار:

بیستمین کنفرانس بین المللی برق (سال: 1384)

تعداد صفحات اصل مقاله: 9

نویسندگان:

محمود جورابیان - دانشکده فنی و مهندسی - دانشگاه شهید چمران اهواز - ایران

سید قدرت اله سیف السادات - دانشکده فنی و مهندسی - دانشگاه شهید چمران اهواز - ایران

محمدامین زمانی - دانشکده فنی و مهندسی - دانشگاه شهید چمران اهواز - ایران

خلاصه مقاله:

این مقاله روشی را برای طراحی فیلترهای هارمونیک پسیو ارائه می کند تا علاوه بر می-را کردن اعوجاجات هارمونیک ناشی از منابع تولید هارمونیک در سیستم قدرت، ضریب توان شبکه نیز اصلاح گردد. در این مقاله راجع به روش تحلیلی و طراحی فیلترهای تک تنظیمه و بلاگذر بر اساس تصحیح ضریب قدرت بحث می شود. سپس روش پیش-نهادی برای پالس-6 حذف هارمونیک های جری-ان ی-ک مبدل HVDC بکار برده شده و نتایج به کمک نرم افزار MATLAB شبیه سازی می شوند. نتایج حاصل از شبیه سازی، عملکرد مناسب فیلترها را نشان می دهد

کلمات کلیدی:

فیلترهای پسیو، هارمونیک، تصحیح ضریب قدرت، مبدل HVDC

لینک ثابت مقاله در پایگاه سیویلیکا:

<https://civilica.com/doc/20458>

